

08.10.2004

日 本 国 特 許 庁
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日
Date of Application: 2 0 0 3 年 1 0 月 9 日

出 願 番 号
Application Number: 特 願 2 0 0 3 - 3 5 0 3 6 8
[ST. 10/C]: [J P 2 0 0 3 - 3 5 0 3 6 8]

REC'D 26 NOV 2004

WIFO PCT

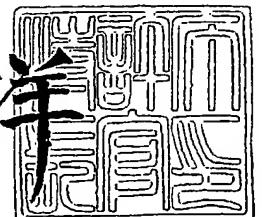
出 願 人
Applicant(s): 松下電器産業株式会社

PRIORITY DOCUMENT
SUBMITTED OR TRANSMITTED IN
COMPLIANCE WITH
RULE 17.1(a) OR (b)

2 0 0 4 年 1 1 月 1 2 日

特許庁長官
Commissioner,
Japan Patent Office

小 川 洋



BEST AVAILABLE COPY

【書類名】 特許願
【整理番号】 2000050018
【提出日】 平成15年10月 9日
【あて先】 特許庁長官殿
【国際特許分類】 H01J 37/317
H01J 37/248

【発明者】
【住所又は居所】 大阪府門真市大字門真 1 0 0 6 番地 松下電器産業株式会社内
【氏名】 佐々木 雄一郎

【発明者】
【住所又は居所】 大阪府門真市大字門真 1 0 0 6 番地 松下電器産業株式会社内
【氏名】 水野 文二

【発明者】
【住所又は居所】 大阪府守口市八雲中町 3 丁目 1 番 1 号株式会社ユー・ジェー・テ
ィー・ラボ内
【氏名】 金 成国

【特許出願人】
【識別番号】 000005821
【氏名又は名称】 松下電器産業株式会社

【代理人】
【識別番号】 100105647
【弁理士】
【氏名又は名称】 小栗 昌平
【電話番号】 03-5561-3990

【選任した代理人】
【識別番号】 100105474
【弁理士】
【氏名又は名称】 本多 弘徳
【電話番号】 03-5561-3990

【選任した代理人】
【識別番号】 100108589
【弁理士】
【氏名又は名称】 市川 利光
【電話番号】 03-5561-3990

【選任した代理人】
【識別番号】 100115107
【弁理士】
【氏名又は名称】 高松 猛
【電話番号】 03-5561-3990

【選任した代理人】
【識別番号】 100090343
【弁理士】
【氏名又は名称】 栗宇 百合子
【電話番号】 03-5561-3990

【手数料の表示】
【予納台帳番号】 092740
【納付金額】 21,000円

【提出物件の目録】
【物件名】 特許請求の範囲 1
【物件名】 明細書 1



【物件名】 図面 1
【物件名】 要約書 1
【包括委任状番号】 0002926

【書類名】 特許請求の範囲**【請求項 1】**

半導体基板表面にプラズマドーピングにより前記半導体基板中で電気的に活性になる元素を含む薄膜を形成する工程と、

前記薄膜を選択的に励起し、前記薄膜内で、前記元素を活性化するように、前記半導体基板に、375nm以上の波長に強度のピークを持つ光を照射する工程とを含む接合の形成方法。

【請求項 2】

前記光を照射する工程は、

前記薄膜の光の吸収率が、波長を λ (nm) とし、吸収率を A (%) として、波長が 375 nm 以上で 500 nm 未満のときは $A > 7E32 \lambda^{-12.316}$ 、波長が 500 nm 以上で 600 nm 未満のときは $A > 2E19 \lambda^{-7.278}$ 、波長が 600 nm 以上で 700 nm 未満のときは $A > 4E14 \lambda^{-5.5849}$ 、波長が 700 nm 以上で 800 nm 未満のときは $A > 2E12 \lambda^{-4.7773}$ の少なくとも 1 つを満たす工程である請求項 1 に記載の接合の形成方法。

【請求項 3】

前記光を照射する工程は、

前記薄膜の光の吸収係数が、波長を λ (nm) とし、吸収係数を α (cm⁻¹) として、波長が 375 nm 以上で 500 nm 未満のときは $\alpha > 1E38 \lambda^{-12.505}$ 、波長が 500 nm 以上で 600 nm 未満のときは $\alpha > 1E24 \lambda^{-7.2684}$ 、波長が 600 nm 以上で 700 nm 未満のときは $\alpha > 2E19 \lambda^{-5.5873}$ 、波長が 700 nm 以上で 800 nm 未満のときは $\alpha > 1E17 \lambda^{-4.7782}$ の少なくとも 1 つを満たす工程である請求項 1 に記載の接合の形成方法。

【請求項 4】

前記半導体基板は、シリコン基板であり、

前記不純物は、ボロンであることを特徴とする請求項 1 乃至 3 のいずれかに記載の接合の形成方法。

【請求項 5】

375 nm 以上 800 nm 以下の波長に強度のピークを持つ光がキセノンフラッシュランプ光であることを特徴とする請求項 1 乃至 4 のいずれかに記載の接合の形成方法。

【請求項 6】

n-Si(100)基板及び数度傾けた面を保有するn-Si(100)基板にプラズマドーピングによりボロンを不純物として導入する工程と、

前記ボロンの導入されたn-Si(100)基板に、375 nm 以上 800 nm 以下のレーザー光を照射して電気的に活性化させる工程とを含む接合の形成方法において、

前記ボロンの導入された層の375 nm 以上、800 nm 以下の光に対する光の吸収率が $A > 1E19 \lambda^{-6.833}$ であることを特徴とする請求項 1 乃至 5 のいずれかに記載の接合の形成方法。

【請求項 7】

n-Si(100)基板及び数度傾けた面を保有するn-Si(100)基板にプラズマドーピングによりボロンを不純物として導入する工程と、

前記ボロンの導入されたn-Si(100)基板に、375 nm 以上 800 nm 以下のレーザー光を照射して電気的に活性化させる工程とを含む接合の形成方法において、

前記ボロンの導入された層の375 nm 以上、800 nm 以下の光に対する光の吸収係数が $\alpha > 1E24 \lambda^{-7.1693}$ であることを特徴とする請求項 1 乃至 6 のいずれかに接合の形成方法。

【請求項 8】

前記不純物導入工程は、Heで希釈したボロンを含むプラズマをn-Si(100)基板及び数度傾けた面を保有するn-Si(100)基板に照射してプラズマドーピングすることを特徴とする請求項 1 乃至 7 のいずれかに記載の接合の形成方法。

【請求項 9】

前記光の吸収係数は、空気、前記薄膜、前記半導体基板の3層構造において入射角70度としてエリプソメータで測定することを特徴とする請求項 3 乃至 8 のいずれかに記載の接

合の形成方法。

【請求項 10】

前記光の吸収率は、空気、前記薄膜、前記半導体基板の3層構造で入射角70度としてエリプソメータで光の吸収係数とボロンを導入した層の厚さを測定した後、ボロンを導入した層の厚さを D (cm)として、 $A=100 \times (1 - \exp(-\alpha \cdot D))$ を用いて算出することを特徴とする請求項 2, 4 乃至 8 のいずれかに記載の接合の形成方法。

【請求項 11】

固体基体に不純物を導入した後、電磁波を照射して電気的に活性化させる接合の形成方法において、

前記光照射に先立ち、Heプラズマ、Arプラズマ、Heを含むプラズマ、Arを含むプラズマのいずれかを照射することを特徴とする接合の形成方法。

【請求項 12】

半導体基板に不純物を導入した後、電磁波を照射して電気的に活性化させる接合の形成方法において、

前記光照射に先立ち、Heプラズマ、Arプラズマ、Heを含むプラズマ、Arを含むプラズマのいずれかを前記半導体基板に照射する工程と不純物となるべき粒子を含むプラズマを固体基体に照射してプラズマドーピングする工程を組み合わせた工程を経ることを特徴とする請求項 1 乃至 11 のいずれかに記載の接合の形成方法。

【請求項 13】

前記基板は、表面にシリコン薄膜を形成したSOI基板である請求項 1 乃至 12 のいずれかに記載の接合の形成方法。

【請求項 14】

前記基板は、表面にポリシリコン薄膜を形成したガラス基板である請求項 1 乃至 12 のいずれかに記載の接合の形成方法。

【請求項 15】

請求項 1 乃至 14 のいずれかに記載の接合の形成方法を用いて形成された被処理物。

【書類名】明細書

【発明の名称】接合の形成方法およびこれを用いて形成された被処理物

【技術分野】

【0001】

本発明は、接合の形成方法およびこれを用いて形成された被処理物に係り、特に、半導体基板上に電子素子を形成するための接合の形成方法、液晶パネルなどに用いられる絶縁性基板表面に半導体薄膜を形成した基板に、電子素子を形成するための接合を形成する方法に関する。

【背景技術】

【0002】

例えば半導体基板に、素子領域を形成するに際しては多数の p n 接合が用いられる。また、基板表面に絶縁膜を介してシリコン薄膜を形成した SOI (silicon on insulator) 基板は DRAM など種々の半導体装置に広く用いられている。また基板表面に半導体薄膜を形成したガラス基板は、この半導体薄膜中に薄膜トランジスタ (TFT) を含む液晶の駆動回路を集積化することにより液晶パネルの小型化、高速化を企図して注目されている。

【0003】

このように種々の半導体デバイスを形成するに際し、p n 接合が用いられる。このような p n 接合の形成方法としては、従来、n 型シリコン基板にイオン注入でボロンなどの p 型不純物を導入した後、ハロゲンランプで電気的に活性化する方法が用いられている。

【0004】

例えば p 型不純物であるボロンの導入方法としては、イオン注入の他に、極低エネルギーで効率よく粒子を導入できる次世代の方法としてプラズマドーピングが期待されている。

【0005】

導入されたボロンイオンなどのイオンを電気的に活性化させる方法としては、ハロゲンランプ光の他、キセノンフラッシュランプ光、全固体レーザー光、エキシマレーザー光を照射する方法などが研究開発されている。

キセノンフラッシュランプ光、固体レーザー光、エキシマレーザー光は、いずれもハロゲンランプ光よりも短波長に強度のピークを持っている。例えば、従来のタンゲステンハロゲンランプ光の場合は 1000-1100 nm に強度のピークを持つのに対して、キセノンフラッシュランプ光は 400-500 nm、エキシマレーザー光は 400 nm 以下の波長でピークを持つ。短波長で強度のピークを持つため、シリコンに効率よく光を吸収させることができる（非特許文献 1、2 参照）。これにより、基板表面の浅い部分で光のエネルギーを吸収させて浅い活性化層を形成することができる。

【0006】

また、シリコン結晶とアモルファスシリコンの光の吸収係数の差を利用して浅い活性化層を形成する方法も提案されている。つまり、375 nm 以上の波長範囲では、シリコン結晶と比較してアモルファスシリコンの方が光の吸収係数が高い。そこで、例えば、光を照射する前のシリコン基板表面にあらかじめアモルファス層を形成しておき、その後に光を照射することでアモルファス層により多くの光のエネルギーを吸収させて、浅い活性化層を形成するというものである。アモルファス層の形成は、ゲルマニウムなどをイオン注入することで形成されている（非特許文献 1、2、3、4、5 参照）。

【0007】

これらの研究成果により、375 nm 以上、800 nm 以下の短波長の光を照射して効率よく光のエネルギーを基板に吸収させて浅い接合を形成した結果が報告されている（非特許文献 1、2 参照）。これらの報告では、不純物の導入に先立ち、基板表面のプレアモルファス化を行い、その後に不純物の導入をするのが一般的である。ここで、不純物の導入には BF_3 や B^+ のイオン注入が、プレアモルファス化にはゲルマニウムやシリコンのイオン注入が用いられている。つまり、2 回のイオン注入を行う必要があり工程が複雑であるという課

題があった。また、浅い接合を形成するためには、 BF^{2+} や B^+ のイオン注入は加速電圧を数百Vまで下げなければならないため、ビーム電流値が低下しスループットが低いという問題もあった。さらには、2回のイオン注入条件の組合せが多様であることや、ボロンの導入と電氣的活性化の方法はそれぞれ個別に研究開発されることが多いことから、照射する電磁波の波長にあった適切な基板表面の状態を把握するには至っていないのが現状である。

【0008】

【非特許文献1】Ext. Abstr. of IWJT, pp23-26, Tokyo, 2002.

【非特許文献2】Symposium on VLSI Technology Digest of Technical Papers, pp53-54, Kyoto, 2003.

【非特許文献3】Ext. Abstr. of IWJT, pp31-34, Tokyo, 2002.

【非特許文献4】Ext. Abstr. of IWJT, pp27-28, Tokyo, 2002.

【非特許文献5】2000 International Conference on Ion Implantation Technology Proceedings, 2000, pp. 175-177.

【発明の開示】

【発明が解決しようとする課題】

【0009】

シリコン基板などの固体基体に不純物を導入した後、電磁波を照射して電氣的に活性化させる接合の形成方法において、不純物の導入には BF^{2+} や B^+ のイオン注入が、プレアモルファス化にはゲルマニウムやシリコンのイオン注入が用いられているが、2回のイオン注入を行う必要があり工程が複雑であるという課題があった。また、浅い接合を形成するためには、 BF^{2+} や B^+ のイオン注入は加速電圧を数百Vまで下げなくてはならないので、ビーム電流値が低下しスループットが低いという課題もあった。さらには、2回のイオン注入条件の組合せが多様であることなどから、照射する電磁波の波長にあった適切な基板表面の状態を把握するには至っておらず、照射する電磁波に適応した基板表面の作成方法も確立されていないという課題があった。

【0010】

このような状況のなかで、工程が簡単で従来のイオン注入と比べてスループットが高く、照射する電磁波の波長に適応した適切な基板表面の状態を作る方法が求められていた。

【0011】

本発明は、前記実情に鑑みてなされたもので、工程が簡単でスループットが高く、浅い接合を高精度に形成することができる接合の形成方法を提供することを目的とする。

【課題を解決するための手段】

【0012】

そこで本発明の方法では、照射する光（電磁波）の波長に対応した適切な基板表面の状態を形成し、この後に、光（電磁波）を照射して不純物を電氣的に活性化させるものである。

【0013】

本発明者らは、プラズマドーピングで条件を変えてボロンをシリコン基板に導入する試料の作成と、エリプソメータを用いた試料表面の光学特性の評価を繰り返す実験から、プラズマ条件を変えることで、試料表面の光の吸収係数、反射率、吸収率、ドーピング層の厚さなどを調整できることを発見した。さらに、プラズマ条件とボロンを電氣的に活性化させるために照射する光には、試料が光を効率よく吸収して導入した不純物を高い割合で電氣的に活性化でき、このボロンを含む層が選択的に励起され、層内でボロンが良好に活性化されるようにし、不純物がシリコン基板の深く位置まで拡散するのを抑制するための適切な組合せがあることを理論的にも見出した。本発明はこの点に着目してなされたものである。

【0014】

本発明では、あるいは、シリコンの固体基体に不純物を導入した後、電磁波を照射して電氣的に活性化させる接合の形成方法において、電磁波を照射する前にHeプラズマを照射

することを特徴とする。Heプラズマを照射することで、375 nm以上、800 nm以下の光に対するシリコン基板表面の光の吸収率が大幅に向上するためである。Heプラズマの代わりに、Arプラズマを用いても良い。または、HeやArで希釈した不純物となるべき元素を含むプラズマでも同様の効果を得られるのでよい。

【0015】

すなわち目的を達成するため、本発明の接合の形成方法は、半導体基板表面にプラズマドーピングにより前記半導体基板中で電気的に活性になる元素を含む薄膜を形成する工程と、前記薄膜を選択的に励起し、前記薄膜内で、前記元素を活性化するように、前記半導体基板に、375nm以上の波長に強度のピークを持つ光を照射する工程とを含む。

【0016】

ここで光としては電磁波を含めた広義での光を含むものとする。選択的に励起するためのエネルギーとしてはレーザーのように狭帯域のものではなく、また直進性を持たない光を用いるのが望ましい。このようにすることで、前記薄膜が有する広い範囲の波長に対する高い光の吸収率を有効に活用できるからである。これに対して、レーザーのように狭帯域のものでは前記薄膜が有する特定の波長に対する高い吸収率しか利用できない。

さらに、レーザーは、一般的に、その出力の限界から小さい面積にしか照射することができない。そのため、例えば1 cm×1 cm以上のような比較的大きな面積に照射して製品を処理したい場合には、スキャンするなどの方法が取られる。これにより、スループットが制限されるという製造上の短所にも対応が必要となる。これに対して、ハロゲンランプやキセノンランプでは広い範囲の波長からなる光を大面積に一度に照射できるので上記のような課題はなく、望ましい。

【0017】

なおこの半導体基板中で電気的に活性になる元素を含む薄膜は、前記半導体基板をプラズマドーピングにより改質して形成する、または、前記半導体基板をプラズマドーピングにより改質すると同時に前記半導体基板中で電気的に活性になる元素をドーピングして形成する、または、プラズマドーピングにより前記半導体基板の表面に堆積物を堆積させて形成するものを含む。

【0018】

また本発明の接合の形成方法は、前記光を照射する工程が、前記薄膜の光の吸収率が、波長を λ (nm)とし、吸収率を A (%)として、波長が375 nm以上で500 nm未満のときは $A > 7E3 2 \lambda^{-12.316}$ 、波長が500 nm以上で600 nm未満のときは $A > 2E1 9 \lambda^{-7.278}$ 、波長が600 nm以上で700 nm未満のときは $A > 4E1 4 \lambda^{-5.5849}$ 、波長が700 nm以上で800 nm未満のときは $A > 2E1 2 \lambda^{-4.7773}$ の少なくとも1つを満たすものを含む。

【0019】

また本発明の接合の形成方法は、前記薄膜の光の吸収係数が、波長を λ (nm)とし、吸収係数を α (cm⁻¹)として、波長が375 nm以上で500 nm未満のときは $\alpha > 1E3 8 \lambda^{-12.505}$ 、波長が500 nm以上で600 nm未満のときは $\alpha > 1E2 4 \lambda^{-7.2684}$ 、波長が600 nm以上で700 nm未満のときは $\alpha > 2E1 9 \lambda^{-5.5873}$ 、波長が700 nm以上で800 nm未満のときは $\alpha > 1E1 7 \lambda^{-4.7782}$ の少なくとも1つを満たすことを特徴とする。

【0020】

これらの方法では、種々の実験結果から、照射する波長に応じて吸収率を算出するようにしているため、効率よくアニールを行うことができる。

【0021】

また、本発明の接合の形成方法は、前記半導体基板が、シリコン基板であり、前記不純物が、ボロンであるものを含む。

【0022】

また、本発明の接合の形成方法は、n-Si(100)基板及び数度傾けた面を保有するn-Si(100)基板にプラズマドーピングによりボロンを不純物として導入する工程と、前記ボロンの導入されたn-Si(100)基板に、375 nm以上800 nm以下のレーザー光を照射して電気的に活性化させる工程とを含む接合の形成方法において、前記ボロンの導入された層の375 nm以

上、800 nm以下の光に対する光の吸収率が $A > 1 \times 10^{-6.833}$ であるものを含む。

【0023】

また、本発明の接合の形成方法は、n-Si(100)基板及び数度傾けた面を保有するn-Si(100)基板にプラズマドーピングによりボロンを不純物として導入する工程と、前記ボロンの導入されたn-Si(100)基板に、375 nm以上800 nm以下のレーザー光を照射して電気的に活性化させる工程とを含む接合の形成方法において、前記ボロンの導入された層の375 nm以上、800 nm以下の光に対する光の吸収係数が $\alpha > 1 \times 10^{-7.1693}$ であるものを含む。

【0024】

また、本発明の接合の形成方法は、前記不純物導入工程が、Heで希釈したボロンを含むプラズマをn-Si(100)基板及び数度傾けた面を保有するn-Si(100)基板に照射してプラズマドーピングするものを含む。

【0025】

また、本発明の接合の形成方法は、前記光の吸収係数は、空気、薄膜（ボロンを導入した層）、シリコン基板の3層構造において入射角70度としてエリプソメータで測定するものを含む。

【0026】

また、本発明の接合の形成方法は、前記光の吸収率が、空気、薄膜（ボロンを導入した層）、シリコン基板の3層構造で入射角70度としてエリプソメータで光の吸収係数とボロンを導入した層の厚さを測定した後、ボロンを導入した層の厚さをD (cm)として、 $A = 100 \times (1 - \exp(-\alpha \cdot D))$ を用いて算出するものを含む。

【0027】

さらには、本発明では電磁波を照射する前にHeプラズマ、Arプラズマ、Heを含むプラズマ、Arを含むプラズマを固体基体に照射する工程と不純物となるべき粒子を含むプラズマを固体基体に照射してプラズマドーピングする工程を組み合わせた工程を経ることを特徴とする。例えば、Heプラズマをシリコン基板に照射した後にボロンを含むプラズマでプラズマドーピングをすることも望ましい。または、ボロンを含むプラズマでプラズマドーピングした後に、Heプラズマをシリコン基板に照射してもよい。

【0028】

本発明によれば、光の吸収係数は、空気、ボロンを導入した層、シリコン基板の3層構造で入射角70度としてエリプソメータで測定して検査できる。また、光の吸収率は、空気、ボロンを導入した層、シリコン基板の3層構造で入射角70度としてエリプソメータで光の吸収係数とボロンを導入した層の厚さを測定した後、ボロンを導入した層の厚さをD (cm)として、 $A = 100 \times (1 - \exp(-\alpha \cdot D))$ を用いて算出することができる。

この吸収率を満たし、効率よくボロンが活性化されるようにしているため、浅い接合を効率よく形成することができる。

また、n-Si(100)基板をSOI基板、ガラス基板上に形成された半導体薄膜に置き換えても有効である。

さらに上記接合の形成方法を用いて製造した半導体装置あるいはこれを用いて形成した液晶基板などの電子素子も有効である。

【0029】

また本発明では、上記接合の形成方法において、基板の光学的特性はエリプソメトリ、XPSを用いてもよい。

【0030】

また本発明では、上記接合の形成方法において、前記プラズマドーピング工程は、プラズマに印加する電源電圧、プラズマの組成、ドーパント物質を含むプラズマ照射の時間とドーパント物質を含まないプラズマ照射の時間の比の少なくとも1つを制御する工程を含む。

【0031】

この方法により、効率よい制御が可能となる。ここでプラズマの組成とはドーパントとなる不純物物質とその他の物質との混合比、真空度、その他の物質間の混合比等を調整し

て制御される。

【0032】

また本発明では、上記基板の製造方法において、プラズマドーピング工程は、不純物物質、これらに対する混合物質としての、不活性物質、反応性物質の混合比を変化させることによって、不純物の導入された領域の光学的特性を制御する工程を含む。ここでは、不純物物質としての砒素、燐、ホウ素、アルミニウム、アンチモン、インジウムなどの物質、これらに対する混合物質としての、ヘリウム、アルゴン、キセノン、窒素などの不活性物質、酸素、シラン、ジシランなどの反応性物質の混合比を変化させることによって、光学的特性を制御する。

【0033】

また本発明の接合の形成方法は、前記プラズマドーピング工程が、前記アニール工程において、前記不純物の導入された領域に含まれる不純物の電氣的活性化を促進するとともに、前記基板へのエネルギー吸収を抑制し得るように、前記不純物の導入された領域の光学定数を設定するものを含む。

この方法により、基板温度を上昇させることなく選択的に効率よくアニールを実現することができる。

【0034】

なおここで、アニールに照射するエネルギーは光エネルギーのみならず、広義での電磁波であればよい。光源としては、キセノンフラッシュランプなどのハロゲンランプ光のみならず、白色光、全固体レーザー光、エキシマレーザー光等を照射する方法も適用可能である。

キセノンフラッシュランプ光、固体レーザー光、エキシマレーザー光は、いずれもハロゲンランプ光よりも短波長に強度のピークを持っている。例えば、従来のタングステンハロゲンランプ光の場合は1000-1100 nmに強度のピークを持つものに対して、キセノンフラッシュランプ光は400-500 nm、エキシマレーザー光は400 nm以下の波長でピークを持つ。短波長で強度のピークを持つため、シリコンに効率よく光を吸収させることができる（非特許文献1、2参照）。これにより、基板表面の浅い部分で光のエネルギーを吸収させて浅い活性化層を形成することができる。

【0035】

但し、不純物を導入する工程とは、以下実施例で具体的に説明する通り、単に不純物を導入するという事では無く、引き続き実施される光照射を中心とするアニール工程において、効率良くエネルギーが吸収される様に、不純物物質、希ガス、窒素などの不活性物質、酸素、シラン、ジシランなどの反応性物質を組み合わせると同時に、あるいは逐次的に供給され、アニール工程に最適な光学的特性を形成する。本発明における「不純物導入工程」とは上記一連の工程を指す。

またこの発明において光を照射する工程は、電磁波を照射する工程に置き換えることもでき、電磁波成分の追加により、より有効に薄膜内での選択的なアニールを実現することができる。

【発明の効果】

【0036】

以上説明してきたように、本発明では、基板表面の状態を、ボロンなどの不純物の活性化に適したように、波長に基づく理論値に従って、厚さ、不純物濃度などを調整しているため、効率よくアニールがなされる。すなわち、その不純物の存在する領域で効率よく活性化されるように構成されるため、半導体薄膜中もしくは半導体薄膜に接した不純物元素が半導体薄膜中に効率的に拡散し、電氣的な活性化をはかることができ、浅い位置で効率よく接合を形成することができる。

従って工程が簡単でスループットが高く、照射する電磁波の波長に対応した適切な基板表面の状態を作った後に、電磁波を照射して不純物を電氣的に活性化させる接合の形成方法を提供することが可能となる。

【発明を実施するための最良の形態】

【0037】

次に、本発明の実施の形態について説明する。
方法である。

【0038】

ここでは、不純物の導入された薄膜を有する基板の状態を、光学的測定によって検知することにより、活性化に最適な状態にすることができる。これは単に、不純物そのものの光学的測定のみならず、薄膜自体の結晶状態、導入時のエネルギーによるダメージなどの薄膜の結晶状態の物理的変化、酸化層、窒化層の生成など薄膜の化学的変化をも含めた“複合的な層”の状態として、光学的に測定することを意味する。

【0039】

(実施の形態1)

本実施の形態1では、基板の基本構成を説明する。図1に示すように、n-Si(100)基板100上に、基板中で電気的に活性化されてキャリアとなり得る不純物原子を主成分とする不純物薄膜110が形成されている。

すなわち、不純物薄膜110は、アモルファス薄膜で構成され、多量の格子欠陥を含むものとなっている。

【0040】

この状態は、例えば、半導体基板に対し、格子の結合エネルギーよりも十分高いエネルギー(数10 eV以上)の粒子を用いて不純物導入を行うことによって得られる。半導体薄膜に不純物導入を行う際、格子の結合エネルギーよりも十分高いエネルギー(数10 eV以上)の粒子を用いる場合には、半導体基板あるいは半導体基板上に形成された半導体薄膜を形成する結晶もしくは非結晶物質を構成する格子に対する格子欠陥の形成によって、あるいは不純物物質自体によって半導体薄膜の物性が変化せしめられ、本来の半導体基板あるいは半導体薄膜とは異なる物性をもつ不純物薄膜110が形成される。またここでは、半導体基板100自体に格子欠陥が導入されて本来の物性から変化した状態となっている。

【0041】

まず、本実施の形態で用いられるプラズマCVD装置を兼ねたプラズマドーピング装置について説明する。本実施の形態で用いられるドーピング装置は、図2に示すように、半導体基板100に対して不純物を導入し不純物薄膜110を形成するものである。

ここでは後述するように表面に不純物の導入された不純物薄膜110の形成された半導体基板100の光学的特性を測定する測定手段としての光源400および測光器410と、この測定手段によって得られた光学的特性に基づいて、ドーピング条件を制御する制御手段とを具備し、最適な表面状態を得ることができるようドーピング条件をフィードバック制御するものである。

【0042】

すなわちこのプラズマドーピング装置は、真空チャンバ200と、この真空チャンバ200内にプラズマを生起するプラズマ源240とを具備し、基板ホルダ260に載置された、被処理基体としての半導体基板100の表面にプラズマドーピングを行うものである。

そして、この真空チャンバ200には、真空ポンプ210が接続され、真空測定の為の真空計230が設置されており、プラズマ源240には電源250が接続されている。また、基板ホルダ260には、独自の電氣的ポテンシャルを印加するための、電源270が、前述の電源とは別途接続されている。

【0043】

また真空チャンバ200にはこれらのガスを導入するためのガス導入機構が設置されている。このガス導入機構は、ドーパント物質としての第1の物質を供給する第1のライン280、その他の物質である第2の物質を供給する第2のライン290(この場合はH e)、その他の第3の物質を供給する第3のライン300(この場合はA r)で構成される。

【0044】

また、必要に応じて、測光器410で測定した光学的特性を演算する計算機320と、この演算結果に基づいて制御条件を決定する制御回路340と、制御回路340の出力に基づいてプラズマドーピング装置のドーピング条件を、フィードバック制御する制御器350とを具備した制御装置を具備するように形成してもよい。

【0045】

まず、真空チャンバを所定の圧力に調整し、通常の方法でガスを供給することによりプラズマを生成し、ドーピングを行う。

ここでは、ドーピング源としてガスを利用する場合について説明する。

まず、真空チャンバ200に第1の物質としてのドーパント物質を供給する。ここでは、ドーパント物質とこれとは異なるその他の物質をキャリアガスとして又は特定の機能を保有する材料として導入する。本実施の形態では、ドーパント物質とは異なる性質のガス、例えば、希ガスなどで（質量が異なり）、電気的にはシリコン中で活性にならない物質を選択した。例として、HeやArである。これをその他の第2の物質としてHeを、その他の第3の物質としてArを選択した。さて、前述の第1乃至第3のライン280、290、300で構成されるガス導入ラインからガスを導入し、真空チャンバ200内の固体基板100表面でプラズマ310を発生させる。

【0046】

このプラズマ310と半導体基板100表面との電気的ポテンシャル差によって、プラズマ中の荷電粒子が引き寄せられて、不純物ドーピングが行われる。同時にプラズマ中の電気的中性物質はこの固体基板100表面付近に付着もしくは吸蔵される。ここでは表面の状態は、下地である半導体基板100の状態および、プラズマのもつエネルギーによって決まり、付着状態であっても良いし吸蔵されていてもよい。ここでは半導体基板100に吸蔵されるとともにアモルファスの不純物薄膜として半導体基板100の表面に付着する。

【0047】

この不純物ドーピング工程によって、前記実施の形態で説明した不純物導入層110が半導体基板100表面に形成される。望ましくはこの不純物導入層の物性を測定するために、真空チャンバ200には光源400と測光器410が配設されている。そして測光器130で測定した光学的特性を計算機320で演算し、この演算結果を制御回路340に送り、フィードバック情報として制御器350へデータを送ることによって、プラズマドーピング装置はプラズマ条件を調整し、不純物導入層の物性を制御する。

【0048】

ここで調整されるプラズマ条件としては、プラズマに印加する電源電圧、あるいは電圧印加時間及び印加タイミング、ドーパント物質とその他の物質の混合比、真空度、その他の物質間の混合比、ドーパント物質を含むプラズマ照射の時間とドーパント物質を含まないプラズマ照射の時間帯の比などであり、これらのパラメータを変化させ、不純物導入層の物性を制御する。

【0049】

半導体基板100に対して十分に低い電気的ポテンシャル差、例えば20 eVでドーピングを行うことにより、半導体基板100の表面に不純物薄膜層が形成される。

【0050】

一方、半導体基板100に対して十分に高い電気的ポテンシャル差、例えば200 eVでドーピングを行うことにより、不純物を大量に含むプラズマが直接半導体薄膜に接しているときは、十分高いエネルギーを帯びたイオンが半導体薄膜表面に侵入し、半導体基板100の表面に不純物導入層である不純物薄膜110が形成される。またキャリアガスを使用している場合にはキャリアガスのプラズマ中のイオンも半導体薄膜表面に侵入し、結晶を壊しながら不純物を混入させていき、アモルファス半導体層とボロン層との混合層が形成される。その後、混合層表面で不純物例えばボロンの濃度が混合層内で含み得る飽和量を超えるとアモルファスのボロン薄膜（不純物薄膜）が形成される。

【0051】

図3は本発明の実施の形態の一例であり、照射する光が有する光の強度分布と照射される基板が有する光の吸収係数の分布を示したものである。照射する光はキセノンフラッシュランプ光を示した。このキセノンフラッシュランプ光は、曲線aで示すように、470 nm付近の波長に強度のピークをもっている。ここでは、375 nm以上800 nm以下の波長に強度のピークを持つ光として例示した。

【0052】

図中のPD-1で示した曲線は、n-Si(100)基板にボロンをプラズマドーピングした後の光の吸収係数である。PD-1におけるボロンの導入は、Heで希釈したボロンを含むプラズマをn-Si(100)基板に照射してプラズマドーピングしたものである。ドーピング時間は60秒である。7秒や30秒のドーピングでも同様の結果を得ている。PD-1のボロンを導入した層の光の吸収係数は、波長を λ (nm)とし、吸収係数を α (cm⁻¹)とすると、波長が375 nm以上で500 nm未満のときは $\alpha > 1E38 \lambda^{-12.505}$ 、波長が500 nm以上で600 nm未満のときは $\alpha > 1E24 \lambda^{-7.2684}$ 、波長が600 nm以上で700 nm未満のときは $\alpha > 2E19 \lambda^{-5.5873}$ 、波長が700 nm以上で800 nm未満のときは $\alpha > 1E17 \lambda^{-4.7782}$ であった。図3から明らかなようにn-Si(100)基板に比べてPD-1のプラズマドーピング後の方がキセノンフラッシュランプ光に対する光の吸収係数が高いことが了解できる。

【0053】

図中のPD-2で示した曲線は、PD-1とは異なる条件でプラズマドーピングしたときの光の吸収係数である。ドーピング時間は30秒である。PD-2は、n-Si(100)基板やPD-1と比較して吸収係数はさらに高い値であった。

【0054】

図4は本発明の実施の形態の一例であり、照射する光がレーザーの場合に照射される基板が有するべき光の吸収係数の分布を示したものである。照射する光がレーザーのように単一の波長からなる場合には、波長に対して強度分布をもつ光と比較して、ドーピング層とn-Si(100)基板の光の吸収係数の差をより大きくしておくことが必要である。PD-3はドーピング条件を調整して500-550 nmの波長のレーザーに適応するように作成したドーピング層の光の吸収係数の曲線である。この曲線よりも吸収係数が小さい場合には、レーザーアニール後のボロンは深くまで拡散した。つまり、ボロンを導入した層の375 nm以上、800 nm以下の光に対する光の吸収係数が $\alpha > 1E24 \lambda^{-7.1693}$ である場合にのみボロンの深さ分布を大きく動かさずに電気的に活性化させることができた。図中のPD-3で示した曲線よりも吸収係数が小さい場合には、表面のドーピング層でレーザーのエネルギーを十分に吸収しきれずに、ドーピング層の下シリコン基板でエネルギーを吸収する割合が高かったためであろうと考えている。

【0055】

表1を用いて、実施例のボロンの拡散深さを説明する。ボロンの拡散深さは、ボロン濃度が $1E18$ cm⁻³となる深さとし、 X_j で表記することとする。そして、ドーピング後の X_j と光を照射した後の X_j の差を ΔX_j とする。実施例Aは、PD-1のプラズマドーピングと、375 nm以上800 nm以下の波長に強度のピークを持ち、且つ、波長に対して強度分布を持つ光を照射した工程の組み合わせである。このとき、 ΔX_j は数nmから4 nm以下である。このときの ΔX_j の平均値を1として他のサンプルの ΔX_j を規格化して説明する。実施例Bは、PD-3のプラズマドーピングと、375 nm以上800 nm以下のレーザー光を照射した工程の組み合わせである。このときの ΔX_j は実施例Aと同等で、その比は0.9である。

【0056】

【表1】

	実施例 A	実施例 B	比較例
ΔX_j の比	1.0	0.9	10

【0057】

上記のようにプラズマドーピングをすることでn-Si(100)と比べて光の吸収係数の高いドーピング層を1つの工程で簡単につくることができる。また、ドーピング層の光学特性と照射する光を適切に選択することで、Xjをほとんど変化させずにボロンを電気的に活性化することができ、高性能の浅い接合を形成できる。ここで、プラズマドーピング条件を変えることでドーピング層の光学特性を容易に調整することができる。

【0058】

次に比較例について説明する。

表1を用いて、実施例と比較例のボロンの拡散深さの違いを説明する。プラズマドーピングでボロンを導入した後のドーピング層の光の吸収係数がPD-1であるサンプルに、375 nm以上800 nm以下の波長に強度のピークを持つレーザーを照射した。つまり、比較例はPD-1のプラズマドーピングと375 nm以上800 nm以下の波長に強度のピークを持つレーザーの組み合わせである。PD-1のプラズマドーピングした試料では、PD層で吸収する光のエネルギーはPD-2と比較して1桁程度小さい。故に、PD層より深い基板で、ここでは、例えばn-Si(100)で光を吸収する割合が高くなる。n-Si(100)は光の吸収係数が小さいので、深い範囲まで光のエネルギーが届くことになる。つまり、ボロンは深くまで拡散することになる。そこで、 ΔX_j を比べると、実施例Aが1に対して、比較例が10程度となる。つまり、比較例は実施例と比べてボロンが1桁深くまで拡散してしまい、目的である浅い接合の形成が出来ないという事が明らかに分かる。

【0059】

なお、前記実施の形態では、n-Si(100)基板にボロン拡散層を形成することにより浅いp-n接合を形成する方法について説明したが、n-Si(100)基板に限定されることなく数度傾けたものでもよいし、また不純物についても導電型についても変更可能であることはいうまでもない。さらには化合物半導体における接合の形成においても温度上昇を抑制しつつ実現可能であるため、接合レベルのずれを低減し、信頼性の高いp-n接合を実現することが可能となる。

【産業上の利用可能性】

【0060】

以上説明してきたように、本発明によれば、照射する電磁波の波長に対応した適切な基板表面の状態を作った後に、電磁波を照射して不純物を電気的に活性化させるようにしているため、工程が簡単でスループットが高く、浅い接合が容易に形成可能であることから、微細な半導体集積回路の形成に有効である。

【図面の簡単な説明】

【0061】

【図1】本発明の実施の形態の基板を示す図である。

【図2】本発明実施の形態の基板を形成するためのドーピング装置を示す図である。


【図3】本発明実施例のドーピング層の光学特性と照射する光の強度分布の組み合わせ例を示す図である。

【図4】本発明実施例と比較例のドーピング層の光学特性を示す図である。

【符号の説明】

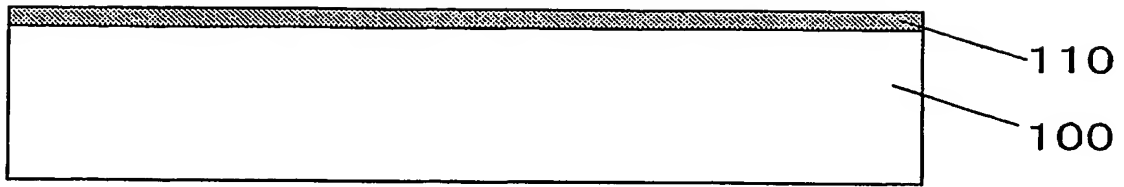
【0062】

- 100 半導体基板
- 110 不純物薄膜
- 200 真空チャンバ
- 210 真空ポンプ
- 230 真空計
- 240 プラズマ源
- 250 電源
- 260 基板ホルダ
- 270 電源

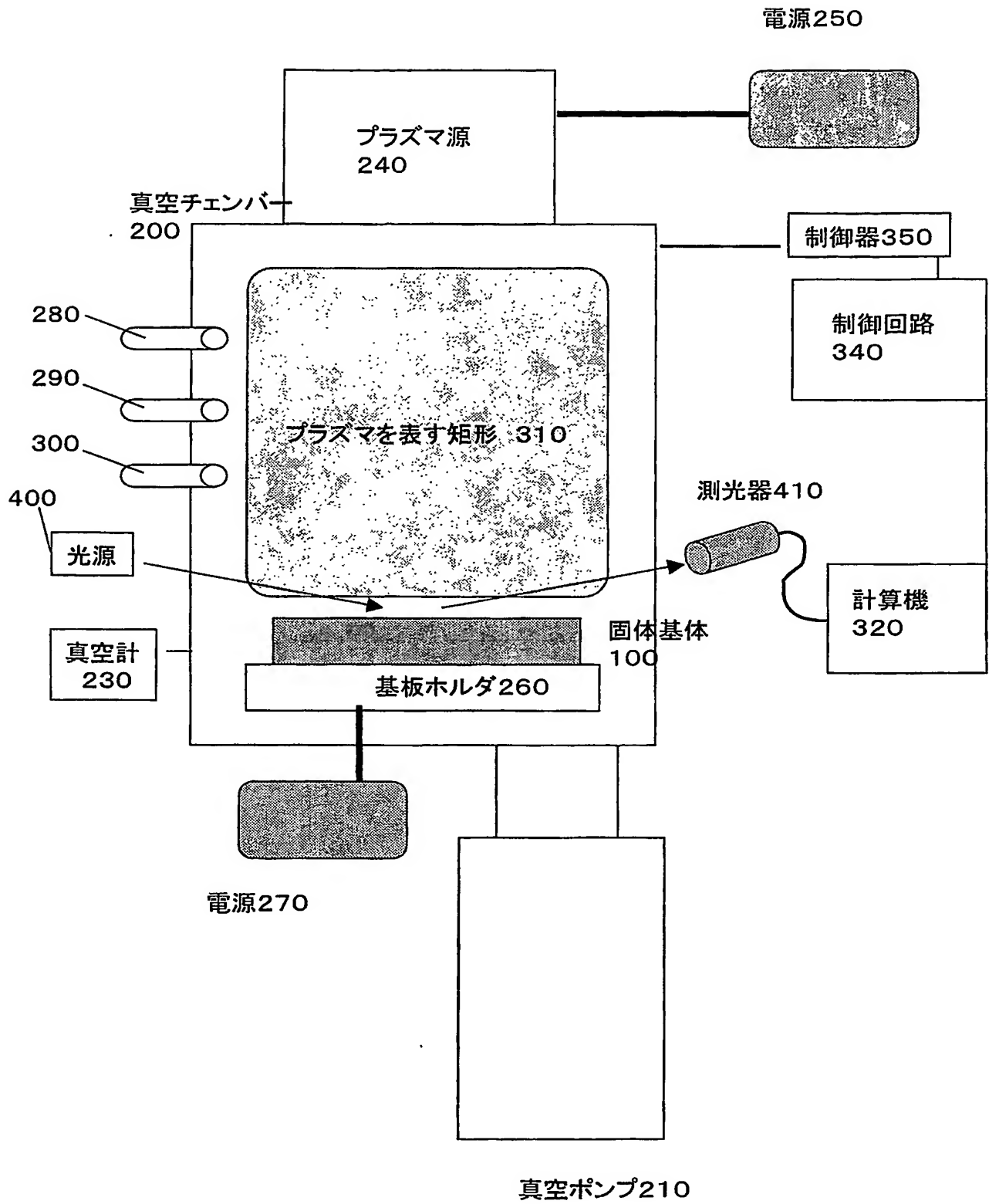


2 8 0 ドーパント物質を供給するライン
2 9 0 その他の物質 1 を供給するライン
2 0 0 その他の物質 2 を供給するライン
3 1 0 プラズマ
4 0 0 光源
4 1 0 測光器

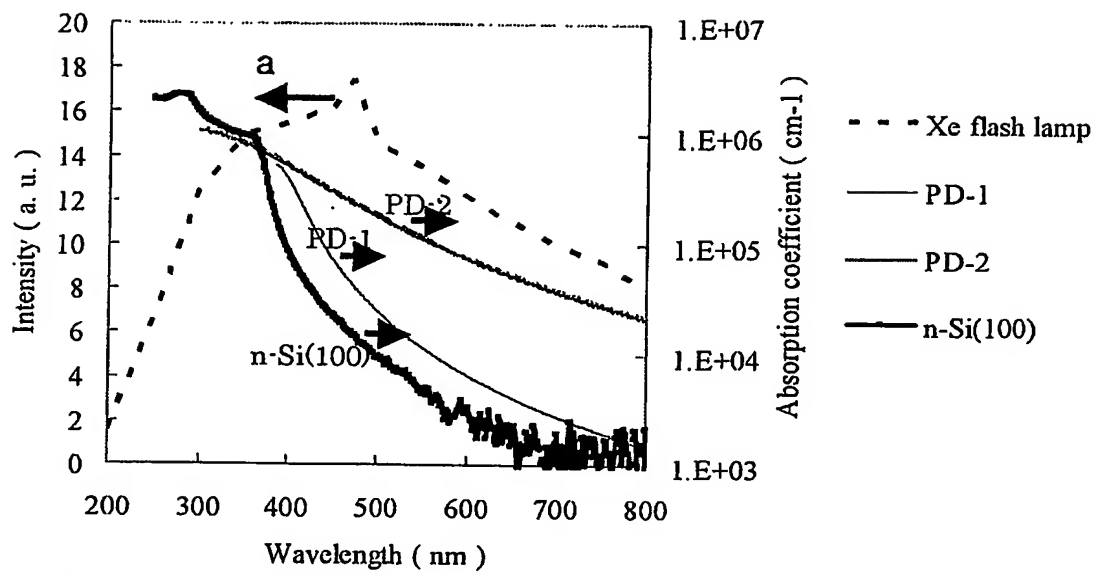
【書類名】 図面
【図 1】



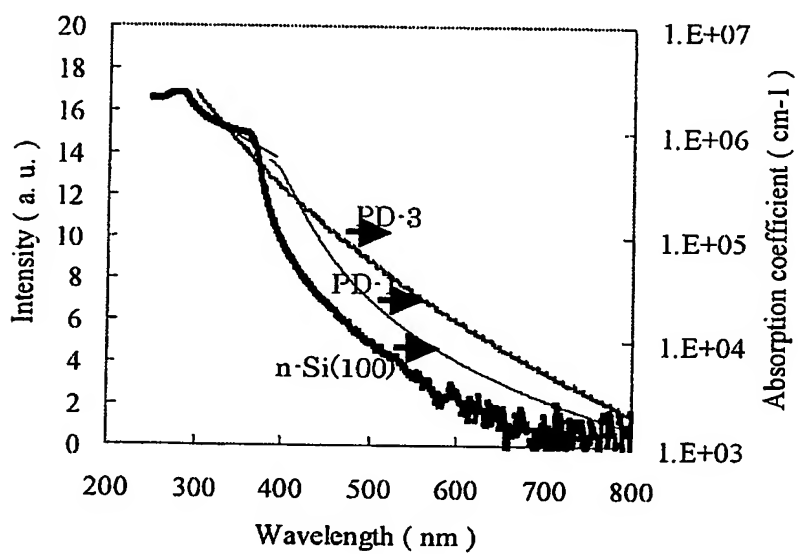
【図 2】



【図 3】



【図 4】





【書類名】要約書

【要約】

【課題】工程が簡単でスループットが高く、浅い接合を高精度に形成することができる接合の形成方法を提供する。

【解決手段】

照射する電磁波の波長に対応した適切な基板表面の状態を形成し、この後に、電磁波を照射して不純物を電氣的に活性化させ、不純物薄膜内で励起エネルギーが効率よく吸収されるようにすることにより、浅い接合を効率よく形成することができる。

【選択図】図 1



特願 2 0 0 3 - 3 5 0 3 6 8

出 願 人 履 歴 情 報

識別番号

[0 0 0 0 0 5 8 2 1]

1. 変更年月日

1 9 9 0 年 8 月 2 8 日

[変更理由]

新規登録

住 所

大阪府門真市大字門真 1 0 0 6 番地

氏 名

松下電器産業株式会社

**This Page is Inserted by IFW Indexing and Scanning
Operations and is not part of the Official Record**

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- ☐ BLACK BORDERS
- ☐ IMAGE CUT OFF AT TOP, BOTTOM OR SIDES
- ☐ FADED TEXT OR DRAWING
- ☐ BLURRED OR ILLEGIBLE TEXT OR DRAWING
- ☐ SKEWED/SLANTED IMAGES
- ☐ COLOR OR BLACK AND WHITE PHOTOGRAPHS
- ☐ GRAY SCALE DOCUMENTS
- ☐ LINES OR MARKS ON ORIGINAL DOCUMENT
- ☒ REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY
- ☐ OTHER: _____

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.